|  |  |  |
| --- | --- | --- |
|  | **Ujian Akhir Semester**  **Semester Ganjil TA 2015/2016** | **Kelas A & B** |
| **Fakultas Sains dan Teknologi** | **Rekayasa Perangkat Lunak** | **Program Studi S1 Teknik Informatika** |

1. Ujian Akhir Semester mata kuliah Rekayasa Perangkat Lunak (RPL) dimulai tanggal **6 Januari 2015 (presentasi)** dan batas akhir pengumpulan laporan tanggal **13 Januari 2015**.
2. Presentasi secara tatap muka di meja kerja saya (ruang dosen) pada tanggal **6 Januari 2015** dari hasil Pengembangan Software yang mengacu pada Proposal yang telah dibuat saat UTS.
3. Presentasi dimulai jam 7:00 WIB dan diakhiri jam 13:00 WIB, bagi yang telah siap disilakan untuk maju terlebih dahulu
4. Tiap mahasiswa diberikan waktu presentasi **10-15 menit**.
5. Butir-butir dalam Laporan mencangkup (font 11p, spasi 1):
   1. **Pendahuluan** (maksimal 3 halaman)
   2. **Dasar Teori / Kajian Pustaka** (maksimal 5 halaman)
   3. **Analisis dan Perancangan Software/Sistem** (maksimal 10 halaman)
      1. **Analisis Kebutuhan Sistem,** mencangkup biaya yang dibutuhkan
      2. **Analisis Permasalahan**
      3. **Pemodelan Sistem**: dilengkapi DFD level-0, level-1, level-2, ERD, flowchart, algoritma
      4. **Perancangan Sistem**: disertai skema dan diagram software/sistem yang dibuat
   4. **Implementasi dan Testing** (maksimal 10 halaman)
      1. Hasil pengembangan software/sistem yang telah dibuat dengan screenshot
      2. Testing/Pengujian, disertai validasi software/sistem
   5. **Penutup berisi kesimpulan** (maksimal 5 halaman)
6. Mahasiswa dengan status ujian UNREG diwajibkan untuk menyelesaikan masalah administrasi

Dosen Pengampu,

M. Priyono Tri S, M.Eng